

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Мильчаков Михаил Борисович  
Должность: Директор филиала  
Дата подписания: 18.12.2025 23:40:13  
Уникальный программный ключ:  
01f99420e1779c9f06d699b725b8e8fb9d59e5c3

Приложение  
к ППССЗ по специальности  
27.02.03 Автоматика и телемеханика на транспорте  
(железнодорожном транспорте)

**РАБОЧАЯ ПРОГРАММА ПО УЧЕБНОЙ ДИСЦИПЛИНЕ  
ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА**

**2022**

## **СОДЕРЖАНИЕ**

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	3
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ .....	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	16
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ .....	18
5. ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ.....	19

# **1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

## **ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА**

### **1.1. Область применения рабочей программы:**

Рабочая программа учебной дисциплины ОП.08 Цифровая схемотехника является частью общепрофессионального цикла основной образовательной программы подготовки специалистов среднего звена (далее – ППССЗ) в соответствии с ФГОС по специальности СПО 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

### **1.2. Место учебной дисциплины в структуре ППССЗ:**

Учебная дисциплина ОП.08 Цифровая схемотехника является частью общепрофессионального цикла основной образовательной ППССЗ в соответствии с ФГОС по специальности СПО 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

### **1.3. Цели и задачи учебной дисциплины – требования к результатам освоения дисциплины:**

В результате освоения учебной дисциплины обучающийся **должен уметь**:

- использовать типовые средства вычислительной техники и программного обеспечения;
- проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.

В результате освоения учебной дисциплины обучающийся **должен знать**:

- виды информации и способы ее представления в ЭВМ;
- алгоритмы функционирования цифровой схемотехники.

В результате освоения учебной дисциплины обучающийся должен сформировать следующие **компетенции**:

#### **- общие:**

ОК.01 Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам

ОК.02 Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности

#### **- профессиональные:**

ПК1.1 Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам

Освоение содержания учебной дисциплины ОП.08 Цифровая схемотехника обеспечивает достижение студентами следующих **личностных результатов**:

- Проявляющий и демонстрирующий уважение к людям труда, осознающий ценность собственного труда. Стремящийся к формированию в сетевой среде личностно и профессионального конструктивного «цифрового следа».
- Заботящийся о защите окружающей среды, собственной и чужой безопасности, в том числе цифровой.
- Готовность обучающегося соответствовать ожиданиям работодателей: ответственный сотрудник, дисциплинированный, трудолюбивый, нацеленный на достижение поставленных задач, эффективно взаимодействующий с членами команды, сотрудничающий с другими людьми, проектно мыслящий.
- Способный к генерированию, осмыслению и доведению до конечной реализации предлагаемых инноваций.
- Осуществляющий поиск и использование информации, необходимой для эффективного выполнения различных задач, профессионального и личностного развития.

#### **1.4. Количество часов на освоение рабочей программы учебной дисциплины в соответствии с учебным планом (УП):**

максимальной учебной нагрузки обучающегося – 83 часов, в том числе:

обязательной аудиторной нагрузки обучающегося - 79 часов;

самостоятельной работы обучающегося – 4 часов.

## **2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**

### **2.1. Объем учебной дисциплины и виды учебной работы (очная форма обучения)**

<b>Вид учебной работы</b>	<b>Объем в часах</b>
<b>Максимальная учебная нагрузка (всего)</b>	<b>83</b>
<b>Обязательная аудиторная учебная нагрузка (всего)</b>	<b>79</b>
в том числе:	
теоретическое обучение	41
лабораторные занятия	28
<b>Самостоятельная работа обучающегося (всего)</b>	<b>4</b>
в том числе:	
Подготовка к ответам на контрольные вопросы по заданным темам	4
<i>Итоговая аттестация в форме экзамена в 4 семестре</i>	

### **2.1. Объем учебной дисциплины и виды учебной работы (для заочной формы обучения)**

<b>Вид учебной работы</b>	<b>Объем в часах</b>
<b>Объем образовательной программы учебной дисциплины</b>	<b>83</b>
в том числе:	
теоретическое обучение	14
лабораторные работы	6
практические занятия	6
Самостоятельная работа	<b>57</b>
Промежуточная аттестация - экзамен	

## 2.2. Тематический план и содержание учебной дисциплины

<b>Наименование разделов и тем</b>	<b>Содержание учебного материала и формы организации деятельности обучающихся</b>	<b>Объем в часах</b>	<b>Уровень освоения</b>
1	2	3	4
<b>Введение</b>	<b>Содержание учебного материала</b> Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте	1	1
<b>Раздел 1. Арифметические основы цифровой схемотехники</b>		9	
<b>Тема 1.1. Формы представления числовых информации в цифровых устройствах</b>	<b>Содержание учебного материала</b> Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда <b>В том числе, практических занятий</b> <b>Практическое занятие № 1.</b> Кодирование целых, дробных и смешанных чисел в различных системах счисления. <b>Практическое занятие № 2.</b> Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах	1 2 2	3

	со знаковым и без знакового разряда»		
<b>Тема 1.2.</b> <b>Арифметические операции с кодированными числами</b>	<p><b>Содержание учебного материала</b></p> <p>Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда.</p> <p>Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда</p> <p><b>В том числе, практических занятий</b></p> <p><b>Практическое занятие № 3.</b> Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.</p>	2	3
<b>Раздел 2. Логические основы цифровой схемотехники</b>		12	
<b>Тема 2.1.</b> <b>Функциональная логики</b>	<p><b>Содержание учебного материала</b></p> <p>Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные.</p> <p>Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства.</p> <p>Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций.</p> <p>Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций</p>	2	3

	<b>Самостоятельная работа</b>	2	
	Минимизация логических функций		
	<b>В том числе, практических занятий</b>	2	
	<b>Практическое занятие № 4.</b> Формы представления функций алгебры логики и их минимизация.		
<b>Тема 2.2. Основы синтеза цифровых логических устройств</b>	<b>Содержание учебного материала</b>  Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах.  Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств	2	3
	<b>В том числе, практических занятий</b>	2	
	<b>Практическое занятие № 5.</b> Построение схем цифровых логических устройств методом синтеза.		
<b>Тема 2.3. Цифровые интегральные микросхемы</b>	<b>Содержание учебного материала</b>  Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических	2	2

	<p>решений.</p> <p>Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств</p>		
<b>Раздел 3. Последовательностные цифровые устройства — цифровые автоматы</b>		<b>14</b>	
<b>Тема 3.1 Цифровые триггерные схемы</b>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.</p> <p>Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров.</p> <p>Построение функциональных схем и принцип работы триггеров T-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера).</p> <p>Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: <math>RS \rightarrow T</math>; <math>D \rightarrow T</math>; <math>RST \rightarrow D</math>; <math>RST \rightarrow JK</math>; <math>JK \rightarrow RS</math>; <math>JK \rightarrow T</math>; <math>JK \rightarrow D</math>. Условное графическое обозначение триггеров</p>	<b>4</b>	3
	<p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 1.</b> Исследование работы интегральных триггеров на логических элементах»</p>	<b>2</b>	

<b>Тема 3.2. Цифровые счетчики импульсов</b>	<b>Содержание учебного материала</b>	2	3
	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика		
	Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики.		
	Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)		
<b>В том числе, лабораторных работ</b>		2	
<b>Лабораторная работа № 2. Исследование функциональных схем счетчиков.</b>			
<b>Тема 3.3. Регистры</b>	<b>Содержание учебного материала</b>	2	3
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры.		

	<p>Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 3. Исследование функциональных схем регистров»</b></p>		
<b>Раздел 4. Комбинационные цифровые устройства</b>		<b>18</b>	
<b>Тема 4.1. Шифраторы и дешифраторы</b>	<p><b>Содержание учебного материала</b></p> <p>Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 4. Исследование функциональных схем шифраторов и дешифраторов»</b></p>	<b>2</b>	<b>3</b>
<b>Тема 4.2. Преобразователи кодов</b>	<p><b>Содержание учебного материала</b></p> <p>Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов.</p> <p>Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ</p> <p><b>В том числе, практических занятий</b></p> <p><b>Практическое занятие № 6. Логическое проектирование счетных схем».</b></p>	<b>2</b>	<b>3</b>
<b>Тема 4.3.</b>	<b>Содержание учебного материала</b>	<b>2</b>	<b>3</b>

<b>Мультиплексоры и демультиплексоры</b>	<p>Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов.</p> <p>Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров.</p> <p>Применение мультиплексоров и демультиплексоров как коммутаторов каналов.</p> <p>Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров</p>		
<b>Тема 4.4. Комбинационные двоичные сумматоры</b>	<p><b>Содержание учебного материала</b></p> <p>Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора.</p> <p>Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры.</p> <p>Каскадное соединение сумматоров. Условное графическое обозначение сумматоров.</p> <p>Анализ функциональных схем сумматоров</p>	2	3
	<p><b>В том числе, лабораторных работ</b></p>		
	<p><b>Лабораторная работа № 5. Исследование функциональных схем мультиплексоров и демультиплексоров.</b></p>		
<b>Тема 4.5. Цифровые компараторы</b>	<p><b>Содержание учебного материала</b></p> <p>Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение</p>	2	2

	и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов		
<b>Раздел 5. Цифровые запоминающие устройства</b>		<b>4</b>	
<b>Тема 5.1. Классификация и параметры запоминающих устройств</b>	<b>Содержание учебного материала</b>  Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)	<b>2</b>	<b>2</b>
<b>Тема 5.2. Оперативные запоминающие устройства</b>	<b>Содержание учебного материала</b>  Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структур и МДП-структур с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства	<b>1</b>	<b>2</b>
<b>Тема 5.3. Постоянные запоминающие устройства</b>	<b>Содержание учебного материала</b>  Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое	<b>1</b>	<b>2</b>

	обозначение постоянных запоминающих устройств		
<b>Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации</b>		<b>8</b>	
<b>Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение</b>	<p><b>Содержание учебного материала</b></p> <p>Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 7. Исследование функциональных схем цифро-аналоговых преобразователей»</b></p>	2	3
<b>Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации</b>	<p><b>Содержание учебного материала</b></p> <p>Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 8. Исследование функциональных схем аналого-цифровые преобразователей»</b></p>	2	3
<b>Раздел 7. Микропроцессоры и микропроцессорные устройства</b>		<b>7</b>	
<b>Тема 7.1. Общие</b>	<b>Содержание учебного материала</b>	<b>2</b>	<b>2</b>

<b>сведения о микропроцессорах и микропроцессорных системах</b>	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
	<b>Самостоятельная работа</b>	2	
	Обзор однокристальных микроконтроллеров		
<b>Тема 7.2. Микропроцессорные устройства</b>	<b>Содержание учебного материала</b> Однокристальные микропроцессоры. Структурная схема и архитектурное построение однокристального микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	3	2
<b>Промежуточная аттестация - экзамен</b>		10	
<b>Всего</b>		83	

Для характеристики уровня освоения учебного материала используются следующие обозначения:

1. – **ознакомительный** (узнавание ранее изученных объектов, свойств);
2. – **репродуктивный** (выполнение деятельности по образцу, инструкции или под руководством)
3. – **продуктивный** (планирование и самостоятельное выполнение деятельности, решение проблемных задач)

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

#### **3.1. Материально-техническое обеспечение реализации учебной дисциплины:**

Учебная дисциплина реализуется в лаборатории №403 «Цифровая схемотехника».

Оборудование учебного кабинета:

Рабочие места по количеству обучающихся (стол, стул);

Оборудованное рабочее место преподавателя;

Методическое обеспечение дисциплины;

Раздаточный материал для студентов по дисциплине;

Комплекс методических указаний для студентов-заочников;

Наглядные пособия.

Плакаты;

стенды для выполнения лабораторных работ: стенд типа ЭИСЭСНР.001 РЭ (1068);

стенд типа ОМЭИСР.001 РЭ (1097); 17Л-03.

Измерительные приборы:

однолучевые электронные осциллографы и мультиметры;

Генератор гармонических колебаний;

Комплект монтажных инструментов (набор отверток, плоскогубцы, бокорезы, паяльник с принадлежностями для пайки, пинцеты, измерительные щупы);

наборы элементов и биполярные и полевые транзисторы, тиристоры, компонентов: полупроводниковых приборов (диоды, оптопары, цифровые и аналоговые микросхемы), резисторы (постоянные и переменные), конденсаторы (постоянные и переменные), малогабаритные дроссели, малогабаритные трансформаторы (импульсные, согласующие, повышающие, понижающие) и др.

локальная сеть с выходом в Internet;

лицензионная операционная система Windows 8.1;

лицензионная программа Microsoft Office2013;

лицензионная антивирусная программа ESET Nod 32;

лицензионная программа FineReader 7.0

Технические средства обучения:

компьютеры по количеству обучающихся

периферийные устройства (сканер, принтер);

мультимедийный проектор;

персональный компьютер, металлопластиковая доска.

### **3.2. Информационное обеспечение обучения**

Перечень используемых учебных изданий, Интернет-ресурсов, дополнительной литературы.

#### **3.2.1. Основные источники:**

1. Новиков, Ю. В. Введение в цифровую схемотехнику : учебное пособие / Ю. В. Новиков. — 3-е изд. — Москва, Саратов : Интернет-Университет Информационных Технологий (ИНТУИТ), Аи Пи Ар Медиа, 2020. — 392 с. — ISBN 978-5-4497-0314-9. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <http://www.iprbookshop.ru/89431.html> (дата обращения: 27.02.2020). — Режим доступа: для авторизир. Пользователей
  
2. Шустов, М. А. Цифровая схемотехника. Практика применения / М. А. Шустов. — Санкт-Петербург : Наука и Техника, 2018. — 432 с. — ISBN 978-5-94387-876-3. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <http://www.iprbookshop.ru/78090.html> (дата обращения: 27.02.2020). — Режим доступа: для авторизир. Пользователей.

## 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
- видов информации и способов ее представления в ЭВМ. - алгоритмов функционирования цифровой схемотехники.	- обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - воспроизводит алгоритмы функционирования цифровой схемотехники.	различные виды опроса, решение задач, тестирование
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
- использовать типовые средства вычислительной техники и программного обеспечения. - проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам	- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения; - анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам.	экспертное наблюдение и оценка на лабораторных и практических занятиях

## **5. ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ**

5.1. Пассивные: лекции, беседы, опросы, самостоятельная работа, тесты, метод иллюстраций и метод демонстраций

5.2. Активные и интерактивные: образовательные видеофильмы, интерактивные игры, творческие задания.