

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Мильчаков Михаил Борисович  
Должность: Директор филиала  
Дата подписания: 27.01.2025 19:47:59  
Уникальный программный ключ:  
01f99420e1779c9f06d699b725b8e8fb9d59e5c3

Приложение  
ППССЗ по специальности  
27.02.03 Автоматика и телемеханика на транспорте  
(железнодорожном транспорте)

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ  
ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА**

**для специальности**

**27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте)**

*Базовая подготовка*

*среднего профессионального образования*

*(год начала подготовки: 2024)*

## СОДЕРЖАНИЕ

<b>1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>3</b>
<b>2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>6</b>
<b>3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>16</b>
<b>4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>18</b>
<b>5. ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ</b>	<b>19</b>

# 1 ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

## 1.1 Область применения рабочей программы

Рабочая программа учебной дисциплины ОП.08 Цифровая схемотехника является частью основной образовательной программы - программы подготовки специалистов среднего звена (далее – ООП-ППССЗ) в соответствии с ФГОС для специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

При реализации рабочей программы могут использоваться различные образовательные технологии, в том числе дистанционные образовательные технологии, электронное обучение.

Рабочая программа учебной дисциплины может быть использована в профессиональной подготовке, переподготовке и повышении квалификации рабочих по профессиям:

Электромонтер по обслуживанию и ремонту устройств сигнализации, централизации и блокировки;

Электромонтажник по сигнализации, централизации и блокировке.

## 1.2 Место учебной дисциплины в структуре ООП-ППССЗ:

Учебная дисциплина ОП.08 Цифровая схемотехника является частью общепрофессионального цикла основной образовательной программы ООП-ППССЗ в соответствии с ФГОС по специальности СПО 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

## 1.3 Планируемые результаты освоения учебной дисциплины:

1.3.1 В результате освоения учебной дисциплины обучающийся должен **уметь:**

– использовать типовые средства вычислительной техники и программного обеспечения;

– проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.

**знать:**

– виды информации и способы ее представления в ЭВМ;

– алгоритмы функционирования цифровой схемотехники.

1.3.2 В результате освоения учебной дисциплины обучающийся должен сформировать следующие компетенции:

**- общие:**

ОК.01 Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам

ОК.02 Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности

**- профессиональные:**

ПК1.1 Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам

1.3.3 В результате освоения программы учебной дисциплины реализуется программа воспитания, направленная на формирование следующих личностных результатов (ЛР):

- Проявляющий и демонстрирующий уважение к людям труда, осознающий ценность собственного труда. Стремящийся к формированию в сетевой среде лично и профессионального конструктивного «цифрового следа».

- Заботящийся о защите окружающей среды, собственной и чужой безопасности, в том числе цифровой.

- Готовность обучающегося соответствовать ожиданиям работодателей: ответственный сотрудник, дисциплинированный, трудолюбивый, нацеленный на достижение поставленных задач, эффективно взаимодействующий с членами команды, сотрудничающий с другими людьми, проектно мыслящий.

- Способный к генерированию, осмыслению и доведению до конечной реализации предлагаемых инноваций.

- Осуществляющий поиск и использование информации, необходимой для эффективного выполнения различных задач, профессионального и личного развития.

## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Объем учебной дисциплины и виды учебной работы

#### Очная форма обучения

Вид учебной работы	Объем часов
<b>Максимальная учебная нагрузка (всего)</b>	<b>83</b>
<b>Обязательная аудиторная учебная нагрузка (всего)</b>	<b>69</b>
в том числе:	
лекции	41
практические занятия	12
лабораторные занятия	16
<b>Самостоятельная работа обучающегося (всего)</b>	<b>2</b>
в том числе:	
работа с текстом	2
<i>Промежуточная аттестация в форме экзамена (4 семестр)</i>	<b>12</b>

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Уровень освоения
1	2	3	4
<b>Раздел 1. Арифметические основы цифровой схемотехники</b>		<b>10</b>	
<b>Тема 1.1. Формы представления числовой информации в цифровых устройствах</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда	2	
	<b>В том числе, практических занятий</b>	<b>4</b>	
	<b>Практическое занятие № 1.</b> Кодирование целых, дробных и смешанных чисел в различных системах счисления.	2	
	<b>Практическое занятие № 2.</b> Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»	2	
<b>Тема 1.2. Арифметические операции с кодированными числами</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда	2	

	<b>В том числе, практических занятий</b>	<b>2</b>	
	<b>Практическое занятие № 3.</b> Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.	2	
<b>Раздел 2. Логические основы цифровой схемотехники</b>		<b>12</b>	
<b>Тема 2.1. Функциональная логики</b>	<b>Содержание учебного материала</b>	<b>2</b>	OK1, OK2, ПК1.1.
	Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные) функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций	2	
	<b>Самостоятельная работа</b> Минимизация логических функций	<b>1</b>	
	<b>В том числе, практических занятий</b>	<b>2</b>	
	<b>Практическое занятие № 4.</b> Формы представления функций алгебры логики и их минимизация.	2	
<b>Тема 2.2. Основы синтеза цифровых логических устройств</b>	<b>Содержание учебного материала</b>	<b>2</b>	OK1, OK2, ПК1.1.
	Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от	2	

	высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств		
	<b>В том числе, практических занятий</b>	<b>2</b>	
	<b>Практическое занятие № 5.</b> Построение схем цифровых логических устройств методом синтеза.	2	
<b>Тема 2.3. Цифровые интегральные микросхемы</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств	2	
<b>Раздел 3. Последовательностные цифровые устройства — цифровые автоматы</b>		<b>12</b>	
<b>Тема 3.1 Цифровые триггерные схемы</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.	2	



	<p>Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: <math>RS \rightarrow T</math>; <math>D \rightarrow T</math>; <math>RST \rightarrow D</math>; <math>RST \rightarrow JK</math>; <math>JK \rightarrow RS</math>; <math>JK \rightarrow T</math>; <math>JK \rightarrow D</math>. Условное графическое обозначение триггеров</p>		
	<p><b>В том числе, лабораторных работ</b></p>	<p><b>2</b></p>	
	<p><b>Лабораторная работа № 1.</b> Исследование работы интегральных триггеров на логических элементах»</p>	<p>2</p>	
<p><b>Тема 3.2. Цифровые счетчики импульсов</b></p>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика</p> <p>Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики.</p>	<p><b>2</b></p> <p>2</p>	<p>ОК1, ОК2, ПК1.1.</p>

	<p>Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)</p>		
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 2.</b> Исследование функциональных схем счетчиков.	2	
<b>Тема 3.3. Регистры</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов	2	
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 3.</b> Исследование функциональных схем регистров»	2	
<b>Раздел 4. Комбинационные цифровые устройства</b>		<b>18</b>	
<b>Тема 4.1. Шифраторы и дешифраторы</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ	2	
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 4.</b> Исследование функциональных схем шифраторов и	2	

	дешифраторов»		
<b>Тема 4.2. Преобразователи кодов</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ	2	
	<b>В том числе, практических занятий</b>	<b>2</b>	
	<b>Практическое занятие № 6.</b> Логическое проектирование счетных схем».	2	
<b>Тема 4.3. Мультиплексоры и демультиплексоры</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров	2	
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 5.</b> Исследование функциональных схем мультиплексоров и демультиплексоров.	2	
<b>Тема 4.4.</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.

<b>Комбинационные двоичные сумматоры</b>	Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров	2	OK1, OK2, ПК1.1.
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 6.</b> Исследование функциональных схем сумматоров.	2	
<b>Тема 4.5. Цифровые компараторы</b>	<b>Содержание учебного материала</b>	<b>2</b>	
	Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов	2	
<b>Раздел 5. Цифровые запоминающие устройства</b>		<b>6</b>	
<b>Тема 5.1. Классификация и параметры запоминающих устройств</b>	<b>Содержание учебного материала</b>	<b>2</b>	OK1, OK2, ПК1.1.
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)	2	
<b>Тема 5.2. Оперативные</b>	<b>Содержание учебного материала</b>	<b>2</b>	OK1, OK2, ПК1.1.

<b>запоминающие устройства</b>	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства	2	
<b>Тема 5.3. Постоянные запоминающие устройства</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств	2	
<b>Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации</b>		<b>8</b>	
<b>Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей	2	
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 7. Исследование функциональных схем цифро-аналоговых преобразователей»</b>	2	
<b>Тема 6.2. Аналого-цифровые</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП).	2	

<b>преобразователи (АЦП) информации</b>	Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей		
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 8. Исследование функциональных схем аналого-цифровые преобразователей»</b>	2	
<b>Раздел 7. Микропроцессоры и микропроцессорные устройства</b>		<b>7</b>	
<b>Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК1, ОК2, ПК1.1.
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
	<b>Самостоятельная работа</b> Обзор однокристальных микроконтроллеров	<b>1</b>	ОК1, ОК2, ПК1.1.
<b>Тема 7.2. Микропроцессорные устройства</b>	<b>Содержание учебного материала</b> Однокристальные микропроцессоры. Структурная схема и архитектурное построение однокристального микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	<b>3</b>	ОК1, ОК2, ПК1.1.
<b>Промежуточная аттестация - экзамен</b>		<b>12</b>	
<b>Самостоятельная работа</b>		<b>2</b>	
<b>Всего</b>		<b>83</b>	

---

Для характеристики уровня освоения учебного материала используются следующие обозначения:

1. - ознакомительный (узнавание ранее изученных объектов, свойств);
2. - репродуктивный (выполнение деятельности по образцу, инструкции или под руководством)
- 3.- продуктивный (планирование и самостоятельное выполнение деятельности, решение проблемных задач)

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

#### **3.1 Требования к минимальному материально-техническому обеспечению**

Учебная дисциплина реализуется в лаборатории «Цифровая схемотехника».

Оборудование учебного кабинета:

рабочие места по количеству обучающихся (стол, стул);  
оборудованное рабочее место преподавателя;  
методическое обеспечение дисциплины;  
наглядные пособия;  
плакаты;  
стенды для выполнения лабораторных работ.  
измерительные приборы.

Технические средства обучения:

ноутбук с лицензионным программным обеспечением;  
мультимедийный проектор;  
экран.

локальная сеть с выходом в Internet;  
лицензионная операционная система Windows 7;  
лицензионная программа Microsoft Office 2013;  
лицензионная антивирусная программа DrWeb;  
лицензионная программа FineReader 7.0

**При изучении дисциплины в формате электронного обучения с использованием ДОТ.**

#### **3.2. Информационное обеспечение реализации программы**

Для реализации программы библиотечный фонд образовательной организации имеет печатные и/или электронные образовательные и информационные ресурсы, используемые в образовательном процессе.

**Перечень рекомендуемых учебных изданий, дополнительной литературы Интернет-ресурсов, базы данных библиотечного фонда:**

##### **3.2.1. Основные источники:**

###### **Основная литература**

1. Фролов В.А. Цифровая схемотехника: Часть 1. Основы цифровой схемотехники: учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020.- 292с. ISBN 978-5-907206-18-2 — Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: <http://umczdt.ru/books/41/242200>. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю
2. Фролов В.А. Цифровая схемотехника. Часть 2. Представление информации в цифровых устройствах : учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. -400с. ISBN 978-5-907206-19-9— Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: <http://umczdt.ru/books/41/242201/>. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю



3. Фролов В.А. Цифровая схемотехника. Часть 3. Арифметическо- логические основы цифровой схемотехники: учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно методический центр по образованию на железнодорожном транспорте», 2020.- 600с. ISBN978-5-907206-20-5 — Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: <http://umczdt.ru/books/41/242202>. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю
4. Фролов В.А. Цифровая схемотехника. Часть 4. Цифровые устройства обработки информации: учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. - 516с. ISBN 978-5-907206-21-2 — Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: <http://umczdt.ru/books/41/242204>. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

#### **Дополнительная литература**

1. Авдеев, В. А. Периферийные устройства: интерфейсы, схемотехника, программирование / В. А. Авдеев. — 2-е изд. — Саратов : Профобразование, 2019. — 848 с. — ISBN 978-5-4488-0053-5. — Текст : электронный // Электронный ресурс цифровой образовательной среды СПО ПРОФобразование : [сайт]. — URL: <https://profspo.ru/books/88002>. — Режим доступа: ЭБС «ПРОФобразование», по паролю
2. Булатов, В. Н. Микропроцессорная техника. Схемотехника и программирование : учебное пособие для СПО / В. Н. Булатов, О. В. Худорожков. — Саратов : Профобразование, 2020. — 376 с. — ISBN 978-5-4488-0575-2. — Текст : электронный // Электронный ресурс цифровой образовательной среды СПО ПРОФобразование : [сайт]. — URL: <https://profspo.ru/books/91893> — Режим доступа: ЭБС «ПРОФобразование», по паролю
3. Маслов, А.А. Практикум по цифровой схемотехнике в программе Electronics Workbench 5.12 : практикум / А. А. Маслов. — Москва : УМЦ ЖДТ, 2023. — 148 с. — 978-5-907479-64-7. — Текст : электронный // УМЦ ЖДТ : электронная библиотека. — URL: <https://umczdt.ru/books/1194/280425/>— Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

#### 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
<ul style="list-style-type: none"> <li>- видов информации и способов ее представления в ЭВМ.</li> <li>- алгоритмов функционирования цифровой схемотехники.</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся перечисляет виды информации и способы ее представления в ЭВМ;</li> <li>- воспроизводит алгоритмы функционирования цифровой схемотехники.</li> </ul>	<ul style="list-style-type: none"> <li>различные виды опроса, решение задач, тестирование</li> </ul>
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
<ul style="list-style-type: none"> <li>- использовать типовые средства вычислительной техники и программного обеспечения.</li> <li>- проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения;</li> <li>- анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам.</li> </ul>	<ul style="list-style-type: none"> <li>экспертное наблюдение и оценка на лабораторных и практических занятиях</li> </ul>

## **5.ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ**

5.1. Пассивные: лекции, беседы, опросы, самостоятельная работа, тесты, метод иллюстраций и метод демонстраций

5.2. Активные и интерактивные: образовательные видеофильмы, интерактивные игры, творческие задания.